(19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平10-200854

(43)公開日 平成10年(1998) 7月31日

(51) Int.Cl. <sup>6</sup>		識別記号		FI					
H04N	5/91			H0	4 N	5/91		N	
G11B	20/10			G 1	1 B	20/10		G	
H04N	5/78	5 1 0		H0	4 N	5/78		510B	
	5/765					5/781		510F	
	5/781							510L	
	· 		審査請求	未請求	諸求	項の数10	FD	(全 11 頁)	最終頁に続く

(21)出願番号 特願平9-15839

(22)出願日 平成9年(1997)1月13日

(71)出顧人 000002185

ソニー株式会社

東京都品川区北品川6丁目7番35号

(72)発明者 児玉 安正

東京都品川区北品川6丁目7番35号ソニー

株式会社内

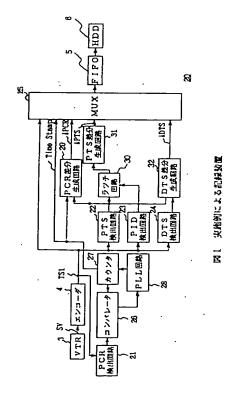
(74)代理人 弁理士 田辺 恵基

# (54) 【発明の名称】 記録装置、再生装置及び記録再生装置

## (57)【要約】

【課題】本発明は、記録装置、再生装置及び記録再生装置に関し、複数連続する所定単位のエンコードされたストリームデータを編集する。

【解決手段】情報データを時分割して、時分割した各時分割情報データを個別に圧縮符号化して所定単位のストリームデータを生成し、当該ストリームデータを多重化して複数の連続するストリームデータを生成するときに、当該各ストリームデータ間の基準同期信号の差分情報、各ストリームデータ間の再生出力の時刻管理情報の差分情報、各ストリームデータ間の復号の時刻管理情報の差分情報を多重化して記録し、各差分情報をもとにして不連続な時刻管理情報を有するストリームデータを時刻管理情報の連続したストリームデータとして再生する。



## 【特許請求の範囲】

【請求項1】情報データを時分割して、時分割した各時分割情報データを個別に圧縮符号化して所定単位のストリームデータを生成し、当該ストリームデータを多重化して複数の連続する上記ストリームデータを記録する記録装置において、

1

上記各ストリームデータの時刻管理情報を検出する時刻 管理情報検出手段と、

上記各ストリームデータ間の時刻管理情報の差分情報を 生成する差分情報生成手段と、

上記各ストリームデータに上記差分情報を多重化する多 重化手段とを具えることを特徴とする記録装置。

【請求項2】上記記録装置は、

上記各ストリームデータの基準同期信号によつて復号時刻の基準同期信号を同期する基準信号同期手段を有する ことを特徴とする請求項1に記載の記録装置。

【請求項3】上記時刻管理情報検出手段は、

上記各ストリームデータの再生出力の時刻管理情報を検 出する第1の時刻管理情報検出回路と、

上記各ストリームデータの復号の時刻管理情報を検出す 20 る第2の時刻管理情報検出回路とを具えることを特徴とする請求項2に記載の記録装置。

【請求項4】上記差分情報検出手段は、

上記各ストリームデータの上記基準同期信号及び上記再 生出力の時刻管理情報より上記各ストリームデータの上 記基準同期信号の差分情報を生成する第1の差分情報生 成回路と、

上記各ストリームデータの現在の上記再生出力の時刻管理情報及び一つ前の上記再生出力の時刻管理情報より上記各ストリームデータ間の上記再生出力の時刻管理情報 30 の差分情報を生成する第2の差分情報生成回路と、

上記再生出力の時刻管理情報及び上記復号の時刻管理情報より上記各ストリームデータ間の上記復号の時刻管理情報の差分情報を生成する第3の差分情報生成回路とを具えることを特徴とする請求項2に記載の記録装置。

【請求項5】時分割された各時分割情報データを個別に 圧縮符号化し、多重化することにより生成した複数の所 定単位のストリームデータを再生する再生装置におい て、

上記各ストリームデータの第1の時刻管理情報の差分情 40 報を検出する差分情報検出手段と、

上記差分情報をもとに上記各ストリームデータの第2の 時刻管理情報を生成する時刻管理情報生成回路と、

上記各ストリームデータに上記第2の時刻管理情報を多 重化する時刻管理情報多重化手段とを具えることを特徴 とする再生装置。

【請求項6】上記再生装置は、

上記各ストリームデータの上記基準同期信号によつて復 号時刻の基準同期信号を同期する基準信号同期手段を具 えることを特徴とする請求項5に記載の再生装置。 【請求項7】上記差分情報検出手段は、

上記各ストリームデータの基準同期信号及び再生出力の時刻管理情報より上記各ストリームデータの上記基準同期信号の差分情報を検出する第1の差分情報検出回路 と.

上記各ストリームデータの再生出力の時刻管理情報の差 分情報を検出する第2の差分情報検出手段と、

上記各ストリームデータの復号の時刻管理情報の差分情報を検出する第3の差分情報検出手段と、

10 を具えることを特徴とする請求項6に記載の再生装置。 【請求項8】上記時刻管理情報生成手段は、

上記各ストリームデータの上記復号時刻の基準同期信号並びに上記各ストリームデータの現在の上記再生出力の時刻管理情報及び一つ前の上記再生出力の時刻管理情報より上記各ストリームデータ間の上記再生出力の時刻管理情報を生成する第1の時刻管理情報生成回路と、

上記再生出力の時刻管理情報及び上記復号の時刻管理情報より上記各ストリームデータ間の上記復号の時刻管理情報を生成する第2の時刻管理情報生成回路と、

シ 上記各ストリームデータに上記基準同期信号、上記再生出力の時刻管理情報及び上記復号の時刻管理情報を多重化する時刻管理情報多重化手段とを具えることを特徴とする請求項6に記載の再生装置。

【請求項9】上記再生装置は、

上記各ストリームを識別する識別情報を検出する識別情報 報検出回路と、

上記各ストリームに対して所定の上記識別情報を生成する識別情報生成回路とを具えることを特徴とする請求項6に記載の再生装置。

【請求項10】情報データを時分割して、時分割した各時分割情報データを個別に圧縮符号化して所定単位のストリームデータを生成し、当該ストリームデータを多重化して複数の上記各ストリームデータを記録し、又は再生する記録再生装置において、

上記各ストリームデータの時刻管理情報を検出する時刻 管理情報検出手段と、上記各ストリームデータ間の時刻 管理情報の差分情報を生成する差分情報生成手段と、上 記各ストリームデータに上記差分情報を多重化する多重 化手段とを有する記録部と、

)上記各ストリームデータの第1の時刻管理情報の差分情報を検出する差分情報検出手段と、上記差分情報をもとに上記各ストリームデータの第2の時刻管理情報を生成する時刻管理情報生成回路と上記各ストリームデータに上記第2の時刻管理情報を多重化する時刻管理情報多重化手段とを有する再生部とを具えることを特徴とする記録再生装置。

【発明の詳細な説明】

[0001]

【目次】以下の順序で本発明を説明する。

50 発明の属する技術分野

従来の技術(図7) 発明が解決しようとする課題 課題を解決するための手段 発明の実施の形態(図1~図6) 発明の効果

[0002]

【発明の属する技術分野】本発明は記録装置、再生装置 及び記録再生装置に関し、例えばMPEG(Moving Pict ure Experts Group) 2 規格に基づいて圧縮符号化したビ デオデータをカツト編集する記録装置、再生装置及び記 10 録再生装置に適用して好適なものである。

[0003]

【従来の技術】従来、例えばMPEG規格等による情報 圧縮方式を用いてオーデイオデータ、ビデオデータ等の 情報データを時分割し、時分割した各情報データをパケ ツト化するとともに、圧縮符号化してストリームデータ を生成し、当該ストリームデータを多重化してストリー ムデータを記録し、又は再生するようにした記録再生装 置がある。例えば図7(A)に示すように、記録装置の プログラムソースを編集して伝送しようとする場合、ま ずVTR(Video Tape Recorder) 3から出力される情報 データSAをエンコーダ4によつて複数のトランスポー ト・パケツトによつて多重されるMPEG2のトランス ポート・ストリームTS1にエンコードして、FIFO (First InFirst Out) 5によつてパツフアリングした 後、ハードデイスクドライブ(HDD, Hard Disc Drive) 6 に記録する。

【0004】一方、図7(B)に示すように、記録再生 装置の再生系2では、まずHDD6から読み出したトラ ンスポート・ストリームTS1をFIFO7でパツフア リングして、デコーダ(Decorder) 8 からのリクエストR Qに応じてデコーダ8に送出する。デコーダ8は、トラ ンスポート・ストリームTS1をベースバンド信号SB に変換してエンコーダ9を通じてMPEG2のトランス ポート・ストリームTS10に再びエンコードした後、 デコーダ10に伝送していた。

【0005】すなわち図7(C)に示すように、再生系 2において画像データを編集する場合、HDD6から読 み出したトランスポート・ストリームTS1を2系統に 40 分けて編集部15のFIFO7A及び7Bにそれぞれ送 出する。ここで一方のFIFO7Aは、入力されたトラ ンスポート・ストリームTS1をバツフアリングして、 デコーダ8 AからのリクエストRQに応じて第1のトラ ンスポート・ストリーム・データとしてデコーダ8Aに 送出する。他方、FIFO7Bは入力されたトランスポ ート・ストリームTS1をパツフアリングして、デコー ダ8BからのリクエストRQに応じて第2のトランスポ ート・ストリーム・データとしてデコーダ8日に送出す る。

【0006】デコーダ8A及び8Bでは、第1及び第2 のトランスポート・ストリーム・データをベースバンド 信号SB1及びSB2にそれぞれデコードする。そして スイツチ16でスイツチングすることによつてベースパ ンド信号SB1及びSB2をカツト継ぎ編集してエンコ ーダ9に送出するようになつている。

【0007】上述したような記録装置再生装置として は、例えばテレビジョン学会誌vol. 49, No. 1 (1995) に記 載されているものがあり、この記録再生装置ではIピク チユア、Bピクチユア及びPピクチユアで構成される動 画像のフレーム群を1単位として、画像データの編集箇 所にポイントを付加してその前の1フレームからデコー ドして再生し、画像データの編集箇所からバツフアをオ ープンするようにしている。この場合、複数のバツファ から必要なフレーム群をベースパンド信号に変換した 後、交互に切り換え出力することによつてカツト編集す ることができる。

[8000]

【発明が解決しようとする課題】ところで上述したよう 記録系1は、MPEG2方式によつて圧縮符号化された 20 な記録再生装置の構成においては、ハードデイスクに記 録されたトランスポート・ストリーム・データをカツト 編集するために、圧縮画像データを一旦ベースバンド信 号に変換しなければならず、デコード処理の工程及びそ のためのデコーダが余計に必要となるという問題があ る。またハードデイスクの記録データもプログラムスト リームか、ビデオストリーム又はオーデイオストリーム であるため、MPEG2方式の圧縮画像データにおいて は再びトランスポート・ストリーム・データにパケツト 化するための装置及びソフトウエアを新たに設けなけれ ばならないという問題がある。ここで複数のプログラム ストリームを編集する場合、継ぎ合わせる画像間の時間 情報がずれているとパケツト間の時間情報を同期するた めのPLL(Phase Locked Loop) がずれることによつて 再生画像にノイズが発生したり、再生画像の色が飛ぶと いうような問題がある。

> 【0009】本発明は以上の点を考慮してなされたもの で、複数連続する所定単位のエンコードされたストリー ムデータを容易に編集することができる記録装置、再生 装置及び記録再生装置を提案しようとするものである。 [0010]

【課題を解決するための手段】かかる課題を解決するた め本発明においては、情報データを時分割して、時分割 した各時分割情報データを個別に圧縮符号化して所定単 位のストリームデータを生成し、当該ストリームデータ を多重化して複数の連続するストリームデータを生成す るときに、当該各ストリームデータ間の基準同期信号の 差分情報、各ストリームデータ間の再生出力の時刻管理 情報の差分情報、各ストリームデータ間の復号の時刻管 理情報の差分情報を多重化して、各差分情報をもとにし 50 て不連続な時刻管理情報を有するストリームデータを時

刻管理情報の連続したストリームデータとして再生する ことができる。

### [0011]

【発明の実施の形態】以下図面について、本発明の一実 施例を詳述する。

### 【0012】(1)第1実施例

図7との対応部分に同一符号を付して示す図1において、20は全体として記録装置を示し、VTR3から任意の時刻に再生したCM等の音声/映像データ及び情報データを含む情報データSAをエンコーダ4によつて図 102及び図3に示すようなMPEG2規格のトランスポート・ストリームTS1にエンコードする。エンコーダ4は、画像データSVからエンコードしたトランスポート・ストリームTS1をPCR(Program Clock Reference)検出回路21、PTS(Presentation Time Stamp)検出回路22、PID(Packet Identifier)検出回路23及びDTS(Decording Time Stamp)検出回路24及び多重化器であるMUX (Multiplexer)25に送出する。

【0013】ここでプレゼンテイション・タイムスタンプPTS情報は、MPEGシステムの基準復号器内部の20基準同期信号であるシステムタイム・クロツクSTC(System Time Clock)がプレゼンテイション・タイムスタンプPTSに一致したときに、そのトランスポート・ストリームのアクセス・ユニツトを再生出力するようにしたタイムスタンプBTS情報は、システムタイム・クロツクSTCがDTSに一致したときにそのアクセス・ユニツトを復号するように時刻管理するためのタイムスタンプ情報である。これらプレゼンテイション・タイムスタンプ情報である。これらプレゼンテイション・タイムスタンプ情報である。これらプレゼンテイション・タイムスタンプPTS及びデコーデイング・タイムスタンプDTSの30タイムスタンプ情報は、パケツトの中にアクセスユニツトがある場合、バケツト・ヘッドに付加される。

【0014】 プレゼンテイション・タイムスタンプPT S及びデコーデイング・タイムスタンプDTSは、MP EG 2 方式において I ピクチユアとPピクチユアをBピクチユアに先行して符号化ストリームに送出するために 復号する順序と再生出力する順序が異なることに対応し  $\Delta$  P C R = P T S - S T C

## によつて算出する。

【0018】一方、各PTS検出回路22、PID検出 40回路23及びDTS検出回路24は、トランスポート・ストリームTS1内の各パケツトからパケツト識別子PID検出するとともに、各パケツトの内、プレゼンテイション・タイムスタンプPTS及びデコーデイング・タイムスタンプDTSが存在するパケツトからそれぞれプレゼンテイション・タイムスタンプPTS及びデコーディング・タイムスタンプDTSを検出する。パケツト識別情報PIDは、ストリームの識別情報で、該当パケツトの個別ストリームの属性を示す。ここではまず、PTS検出回路23によつてプレゼンティション・タイムス 50

TBピクチュアのあるビデオ符号化ストリームの場合、 Iピクチュア及びPピクチュアにそれぞれ付加される。 またBピクチュアのない Iピクチュア及びPピクチュア にはプレゼンテイション・タイムスタンブPTSだけが 付加される。

【0015】PCR検出回路21は、トランスポート・ストリームTS1からプログラムクロツク・リフアレンスPCR情報を検出するとコンパレータ26に送出する。プログラムクロツク・リフアレンスPCR情報は、MPEG方式の復号器において時刻基準となる同期信号情報であるシステム・タイム・クロツクSTCの値を符号器側、すなわち記録装置20で意図した値にセツト、校正するための情報である。

【0016】コンパレータ26は、プログラムクロツク・リフアレンスPCRとカウンタ27から送出されるシステム・タイム・クロツクSTCとを比較して、その結果得られる比較誤差信号をPLL回路28に送出する。PLL回路28は、記録装置20の基本同期信号であるシステム・タイム・クロツクSTCをパケツトが入力された時点でプログラムクロツク・リフアレンスPCRによつてロツクする。カウンタ27は、システムタイム・クロツクSTCをロツクしたプログラムクロツク・リフアレンスPCRをトランスポート・ストリームTS1のタイムスタンブ値(PTS)として設定し、このプログラムクロツク・リフアレンスPCRを当該プログラムクロツク・リフアレンスPCRを当該プログラムクロツク・リフアレンスPCRの差分値 $\Delta$ PCRを算出するための回路であるPCR差分回路29及びMUX(Multiplexer) 25に送出する。

【0017】PCR差分回路29は、トランスポート・ストリームTS1のパケツト内に再生出力の時刻管理情報であるプレゼンテイション・タイムスタンプPTSが存在する場合、差分情報△PCRをプレゼンテイション・タイムスタンプPTSとプログラムクロツク・リフアレンスPCRとの差(実際にはPCRによつてSTCがロツクされているのでPTSとシステム時刻の基準参照値であるSTCとの差になる。)から次式、

# 【数1】

..... (1)

タンプPTSを検出するとともに、このプレゼンテイション・タイムスタンプPTSに対応するパケット識別情報PIDをPID検出回路24によつて検出して、それぞれラツチ回路30に送出する。

【0019】この場合、ラツチ回路30は複数のラツチ回路で構成されており、各ラツチ回路によつてPTS検出回路23より送出されるトランスポート・ストリームTS1のもつオーデイオパケツト、ビデオパケツト及び他のデータパケツトに関するブレゼンテイション・タイムスタンプPTS情報をそれぞれラツチするようになされている。ラツチ回路30は、このとき同時にPID検出回路24より送出されるトランスポート・ストリーム

TS1のもつオーデイオパケツト、ビデオパケツト及び 他のデータパケットに関するパケット識別情報PIDを PTS情報に対応させてラツチするようになされてい る。

【0020】次にラツチ回路30は、ラツチした前PT △PTS=現PTS-前PTS

によつて差分情報 APTSを生成し、さらにラツチ回路 30にラツチされた前PID情報を付加し、これをMU X25に送出する。

【0021】またDTS検出回路24は、デコーデイン 10 PTSを用いて次式、 グ・タイムスタンプDTSを検出して該デコーデイング ・タイムスタンプDTSのパケツト間の差分値を算出す  $\Delta DTS = DTS - PTS$ 

より差分情報 ΔDTSを算出し、この差分値 ΔDTSの 値をMUX25に送出する。

【0022】この結果、MUX25ではトランスポート ・ストリームTS1の各パケツト毎にプレゼンテイショ ン・タイムスタンプPTSのタイムスタンプ情報が付加 されるとともに、トランスポート・ストリームTS1の 1フレーム (=1PES) 毎に差分情報ΔPCR、ΔP 20 TS及びADTSが多重化される。

【0023】このとき図2に示すように、MUX25は トランスポート・ストリームTS1の各パケツトのヘツ ダにフラグFLAGを付加することによつてパケツト中 の差分情報 Δ P C R 、 Δ P T S 及び Δ D T S の存在を示 すようになされている。フラグFLAGは、例えばパケ ツトの中にアクセスユニツトの先頭があり、デコーデイ ング開始パケツトであるとともにBピクチユアを含んで いる場合、差分情報△PCR、△PTS及び△DTSの 3つの時間情報が付加され、このときのフラグFLAG 30 できる。 は、16進数表示で0X07とする。またパケツトの中にアク セスユニツトの先頭があるが、デコーデイング開始情報 の要らない I ピクチユア又はPピクチユアを含んでいる 場合、差分情報△PCR及び△PTSの2つの時間情報 の存在を16進数表示でOXO3とするフラグFLAGによつ て示す。さらにパケツトの中にアクセスユニツトの先頭 がない場合には時間情報を付加しないでフラグFLAG にOXOOを設定する。

【0024】このようにしてシステムタイム・クロツク STCを基準としたタイムスタンプ情報である差分情報 40 ΔPCR、ΔPTS及びΔDTSを多重化された複数パ ケツトからなるトランスポート・ストリームTS1は、 FIFO5でパツフアリングされた後、記憶手段である HDD6に記録される。

【0025】図3に示す再生装置40においては、図4 及び図5に示すように、HDD6よりトランスポート・ ストリームTS1の編集目的のカツト編集部分СM1及 びCM2をGOP(Group Of Picture)単位でランダムア クセスすることによつて、トランスポート・ストリーム TS1をトランスポート・ストリームTS2にカツト編 50

S情報及びそのPID情報をPTS差分回路31に送出 する。PTS差分回路31は、PTS検出回路23より 送出される現PTS情報とラツチ回路30より送出され る前PTSとから次式、

#### 【数2】

..... (2)

るための回路であるDTS差分回路32に送出する。こ こでDTS差分回路32は、デコーデイング・タイムス タンプDTS及びプレゼンテイション・タイムスタンブ

【数3】

### ..... (3)

集する。

【0026】再生装置40では、カツト編集部分CM1 及びCM2ことによつて生成したトランスポート・スト リームTS2を一旦FIFO7に読み込んだ後、パツフ アリングすることによつてエンコード時と同じ出力タイ ミングで出力する。このときCPU42は、タイムスタ ンプ検出回路43によつて検出したトランスポート・ス トリームTS2のタイムスタンプ情報(PTS、DT S)を読み取つて、カウンタ44より送出されてくるシ ステムタイム・クロツクSTCに基づいてFIFOコン トローラ45にFIFO7から出力されるトランスポー ト・ストリームTS2の出力時刻をブリセツトする。こ のようにしてトランスポート・ストリームTS2の出力 タイミングをCPU42によつて制御するようにしたこ とによつて、各カツト編集部分CM1及びCM2をエン コード時と同じ出力タイミング連続して出力することが

【0027】FIFO7より出力されるトランスポート ・ストリームTS1のカツト編集部分CM1及びCM2 がカツト継ぎ編集されたトランスポート・ストリームT S2は、PCR差分検出回路46、PTS差分検出回路 47、DTS差分検出回路48及びPID検出回路49 にそれぞれ送出される。

【0028】ここで、まずトランスポート・ストリーム TS2の先頭パケツトのPTS情報を生成する。この場 合、PCR差分検出回路46によつてトランスポート・ ストリームTSの差分情報△PCRを検出して、次にこ の差分情報 Δ P C R を加算器 5 0 においてカウンタ 4 5 より送出されるシステムタイム・クロツクSTCと加算 する。これによりトランスポート・ストリームTS2の 先頭パケツトのPTS情報が生成されると、さらにこの PTS情報はスイツチSWを通じてPTS生成回路53 に送出される。ここでPTS生成回路53は、PTS情 報をパケツト化してMIX(Mixer) 55に送出する。ま たこのとき先頭パケツトのPTS情報は前PTS情報と してラツチ回路51によつてラツチしておく。

【0029】ラツチ回路51は、複数のラツチ回路によ

つて構成されており、各ラツチ回路によつてPTS差分 検出回路47より送出されるトランスポート・ストリー ムTS2のもつオーデイオバケツト、ビデオバケツト及 び他のデータバケツトに関する複数のPTS情報をそれ ぞれラツチするようになされている。

【0030】続いてトランスポート・ストリームTS2の先頭パケツトに続く各パケツトのPTS情報を生成する。この場合、まずPTS差分検出回路47より送出されるトランスポート・ストリームTS2の次のパケツトのΔPTSと、ラツチ回路51にラツチされている前P10TS情報とを加算器52において加算する。これにより先頭パケツトの次のパケツトのPTS情報を生成する。以下、トランスポート・ストリームTS2を構成する各パケツトのPTS情報を順次生成するようになされている。このように順次生成されるPTS情報は、スイツチSWを通じてPTS生成回路53に送出され各パケツトのPTS情報としてパケツト化された後、MIX55に送出される。

【0031】またトランスポート・ストリームTS2を 構成する各パケツトのDTS情報を生成する場合は、D 20 TS差分検出回路48によつてトランスポート・ストリ ームTS2の各パケツトの差分情報△DTSを検出し て、次に加算器54において差分情報△DTSとPTS 情報とを加算する。これによりトランスポート・ストリ ームTS2の各パケツトのDTS情報を生成する。そし てDTS生成回路56においてDTS情報をトランスポ ート・ストリームTS2のDTS情報としてパケツト化 してMIX55に送出するようになされている。またP CR生成器59において、カウンタ45から出力される システムタイム・クロツクSTCを基準としたプログラ 30 ムクロツク・リフアレンスPCRをパケツト化してMI X55に送出する。これによりトランスポート・ストリ ームTS2の各パケツトをカツト編集部分CM1及びC M2の継ぎ部分を含めて各時間情報PCR、PTS及び DTSの連続したトランスポート・ストリームにするこ とができる。

【0032】さらにトランスポート・ストリームTS2の各パケツトのPID情報を、ΔPID検出回路49によつて検出して、CPU42の制御によつてトランスポート・ストリームTS2の各パケツトのパケツト識別情報PIDに基づいて、変換テーブル58により全てのパケツトで共通となるパケツト識別情報PIDを設定するようになされている。これによりトランスポート・ストリームTS2を連続したトランスポート・ストリームTS2として捉えることができる。

【0033】ここでMIX59においては、ブレゼンテイション・タイムスタンプPTS、デコーデイング・タイムスタンプDTS及びパケツト識別情報PIDに加えて復号するトランスポート・ストリームTS2のプログ 50

ラムクロック・リフアレンスPCRにロックしたシステムタイム・クロックSTCを混合して時間情報が連続したトランスポート・ストリームTS3として出力するようになされている。

【0034】以上の構成において、VTR3より再生した情報データSAをMPEG2方式のエンコーダ4によつてMPEG2規格のトランスポート・ストリームTS1にエンコードした後、トランスポート・ストリームTS1のもつプログラムクロツク・リフアレンスPCRによつてシステムタイム・クロツクSTCをロツクして、トランスポート・ストリームTS1のタイムスタンブ情報としてMUX25に送出する。

【0035】さらに各トランスポート・ストリームTS 1よりプレゼンテイション・タイムスタンプPTS、パ ケツト識別情報PID及びデコーデイング・タイムスタ ンプDTSを検出して、まずΔPCR生成回路によつて プログラムクロツク・リフアレンスPCR及びプレゼン テイシヨン・タイムスタンプPTSを用いて(1)式に 基づいて差分情報△PCRを生成するとともに、△PT S生成回路によつて現PTS情報及び前PID情報の各 情報を用いて(2)式に基づいて差分情報△PTSを生 成する。さらにΔDTS生成回路によつてブレゼンテイ ション・タイムスタンプPTS及びデコーデイング・タ イムスタンプDTSを用いて(3)式に基づいて差分情 報△DTSを生成する。この結果、トランスポート・ス トリームTS1を構成する各パケツト間の時間情報であ るプログラムクロツク・リフアレンスPCR、プレゼン テイション・タイムスタンプPTS及びデコーデイング ・タイムスタンプDTSのそれぞれについての差分情報  $\Delta PCR$ 、 $\Delta PTS$ 及び $\Delta DTS$ を得ることができる。 【0036】これらの時間情報の差分情報△PCR、△ PTS及びΔDTSの各情報をプログラム・クロツク・ リフアレンスPCRとともにMUX25においてトラン スポート・ストリームTS1データに多重化して出力す る。

【0037】ここで再生装置40においては、HDD6に記録されたトランスポート・ストリームTS1からカット継ぎ編集を目的とするカット編集部分CM1及びCM2をHDD6よりランダムアクセスする。これによりトランスポート・ストリームTS1からトランスポート・ストリームTS2をエンコードされたままの状態でカット編集することができる。HDD6よりランダムに読み出されたトランスポート・ストリームTS2は、FIFO7でパツフアリングされた後、再生装置40の基準クロツクであるシステムタイム・クロツクSTCに同期して出力される。ここでトランスポート・ストリームTS2の各パケツトのプログラムクロツク・リフアレンスPCRとしてシステムタイム・クロツクSTCが用いられる。

【0038】さらに各PCR差分検出回路46、PTS

11

差分検出回路47、DTS差分検出回路48及びPID 検出回路49においてトランスポート・ストリームTS 2から、それぞれ差分情報△PCR、△PTS、△DT S及びパケット識別情報PIDを検出する。そしてPT S生成回路53によつて差分情報△PCR及び前差分情 報 Δ P T S から(1) 式に基づいてブレゼンテイション ・タイムスタンプPTSをもつパケツト間で連続したプ レゼンテイション・タイムスタンプPTSを生成すると ともに、DTS生成回路56によつて前差分情報 ΔPC デイング・タイムスタンプDTSをもつパケツト間で連 続したDTSを生成し、さらに先頭パケツトのパケツト 識別情報PIDに基づいて後続する各パケツトに共通の パケツト識別情報PIDを設定する。これによりトラン スポート・ストリームTS2をプログラムクロツク・リ フアレンスPCRをプログラムの同期基準信号として、 ブログラムクロツク・リフアレンスPCR、ブレゼンテ イション・タイムスタンプPTS及びデコーデイング・ タイムスタンプDTSの時間情報が連続したトランスポ ート・ストリームとして生成することができる。

【0039】このようにして生成されたプログラムクロ ツク・リフアレンスPCR、プレゼンテイシヨン・タイ ムスタンプPTS、デコーデイング・タイムスタンプD TS及びパケツト識別情報PIDは、MIX55におい て多重化されパケツト間の時間情報が連続したトランス ポート・ストリームTS3として出力される。

【0040】図6に示すように、カツト編集されたトラ ンスポート・ストリームTS3は、プログラムクロツク ・リフアレンスPCRにシステムタイム・クロツクST Cの初期値を設定するとともに (図中、M1として示 す)、プレゼンテイシヨン・タイムスタンプPTSをブ ログラムクロツク・リフアレンスPCRと差分情報△P CRとの和によつて生成し(図中、M2として示す)、 さらにデコーデイング・タイムスタンプDTSをプレゼ ンテイション・タイムスタンプPTS及び差分情報 ΔD TSの和から生成する(図中、M3として示す)。さら に先頭のパケツトの後続パケツトの各プレゼンテイショ ン・タイムスタンプPTSを前PTS情報及び差分情報 ΔPTSの和として生成する(図中、M4として示 す)。これにより記録装置20においてシステムタイム 40 ・クロツクSTCを基準としてトランスポート・ストリ ームTS1をカツト編集して記録したトランスポート・ ストリームTS2を再生装置40において時間情報が校 正された連続したトランスポート・ストリームデータT S3として再生して出力することができ、かくしてカツ ト編集部分CM1及びCM2の施された情報データを再 生するとき、カツト継ぎ編集箇所におけるノイズや色飛 びの発生を防止することができる。

【0041】以上の構成によれば、情報データSAをM PEG2方式によつてエンコードしたトランスポート・ 50 ストリームデータのエンコード時にエンコードデータに

ストリームTS1のプログラムクロツク・リフアレンス PCR、プレゼンテイション・タイムスタンプPTS、 パケツト識別情報PID及びデコーデイング・タイムス タンプDTSの各時間情報に基づいて各パケツト間の時 間情報、プログラムクロツク・リフアレンスPCR、ブ レゼンテイション・タイムスタンプPTS及びデコーデ イング・タイムスタンプDTSそれぞれの差分情報 AP CR、APTS及びADTSを生成し、トランスポート ・ストリームTS1に多重化して記録装置20に記録 R及び差分情報 $\Delta$ DTSから(2)式に基づいてデコー 10 し、この各パケツト間の各時間情報の差分情報 $\Delta$ PC R、 $\Delta PTS及び \Delta DTS が多重化されたトランスポー$ ト・ストリームTS1を再生装置40において目的のカ ツト編集部分CM1及びCM2をランダムアクセスして カツト継ぎ編集したトランスポート・ストリームTS2 を生成する。

> 【0042】これにより再生装置40において、システ ム・タイム・クロツクSTCに同期したプログラムクロ ツク・リフアレンスPCR、プレゼンテイション・タイ ムスタンプPTS及びデコーデイング・タイムスタンプ 20 DTSの各時間情報、プログラムクロツク・リフアレン スPCR、プレゼンテイション・タイムスタンプPTS 及びデコーデイング・タイムスタンプDTSをトランス ポート・ストリームTS2のもつ各時間情報の差分情報 ΔPCR、ΔPTS及びΔDTSに基づいて連続するよ うに設定されたトランスポート・ストリームTS3を再 生し得る。

【0043】さらに再生装置40では、再生するトラン スポート・ストリームTS2の先頭パケツトのPID情 報を検出して該PID情報に基づいて記録装置20より ランダムアクセスして編集したトランスポート・ストリ ームTS3のPID情報をトランスポート・ストリーム TS3内で共通のものに設定し得、これによりカツト編 集したエンコードデータをトランスポート・ストリーム TS3として再生することができる。

【0044】かくして情報データをMPEG2方式によ りトランスポート・ストリーム単位でエンコードすると きにエンコードデータの再生時に用いられる時間情報の 差分情報をエンコードデータにもたせることによつて、 トランスポートストリーム・データにエンコードしたま まの状態でカツト編集し得るとともに、再生時にはエン コードデータの時間情報を整合された、時間情報の連続 したトランスポート・ストリーム単位のデータを容易に 再生することができる。

【0045】なお上述の実施例においては、情報データ をMPEG2方式によつてトランスポート・ストリーム 単位のエンコードデータに圧縮符号化したエンコードデ ータをカツト編集した場合について述べたが、本発明は これに限らず、MPEG1方式によるプログラムストリ ーム単位のエンコードデータについても適用し得、要は

時間情報を付加する圧縮符号方式に適用し得、これにより上述の実施例と同様の効果を得ることができる。

#### [0046]

【発明の効果】上述のように本発明によれば、情報データを時分割して、時分割した各時分割情報データを個別に圧縮符号化して所定単位のストリームデータを生成し、当該ストリームデータを多重化して複数の連続するストリームデータを生成するときに、当該各ストリームデータ間の基準同期信号の差分情報、各ストリームデータ間の再生出力の時刻管理情報の差分情報を生成して多重化することにより、各ストリームデータの間の基準同期信号の差分情報、各ストリームデータ間の再生出力の時刻管理情報の差分情報、各ストリームデータ間の再生出力の時刻管理情報の差分情報をもとにして不連続な時刻号の時刻管理情報の差分情報をもとにして不連続な時刻管理情報を有するストリームデータを時刻管理情報の連続したストリームデータとして再生し得る記録装置、再生装置及び記録再生装置を実現し得る。

### 【図面の簡単な説明】

【図1】本発明による記録装置の全体構成を示すブロツ 20 ク図である。

【図2】トランスポート・ストリームの説明に供する略線図である。

【図3】本発明による再生装置の全体構成を示すプロツク図である。

【図4】トランスポート・ストリームのカツト編集部分 の説明に供する略線図である。

【図5】トランスポート・ストリームのカツト編集部分の説明に供する略線図である。

【図6】トランスポート・ストリームのカツト編集部分の説明に供する略線図である。

【図7】従来の記録装置及び再生装置の構成を示すプロック図である。

## 【符号の説明】

1、20……記録装置、2、40……再生装置、3…… VTR、4、9……エンコーダ、5、7、7A、7B… …FIFO、8、8A、8B……デコーダ、6……HD D、21……PCR検出回路、22……PTS検出回路、23……PID検出回路、24……DTS検出回路、25……MUX、26……コンパレータ、27……カウンタ、28……PLL回路、29……PCR差分生成回路、30、51……ラツチ回路、31……PTS差分生成回路、32……DTS差分生成回路、42……CPU、43……タイムスタンプ検出回路、45……FIFOコントローラ、46……PCR差分検出回路、47……PTS差分検出回路、48……DTS差分検出回路、47……PTS差分検出回路、50、54……加算器、55……MIX、56……DTS生成回路、57……PID失成回路、59……PCR生成回路。

[図1]

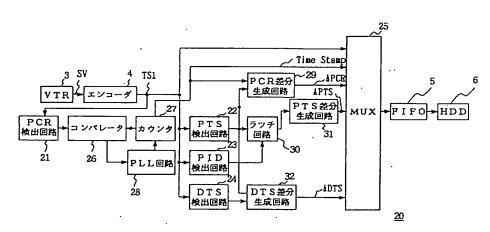


図1 実施例による記録装置

# [図2]

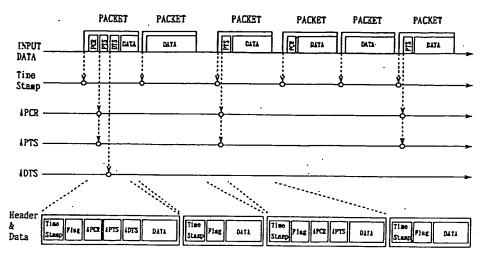
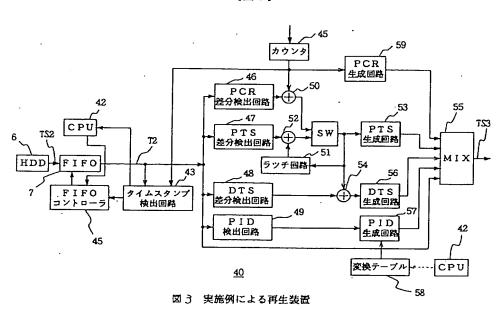


図 2 編集されたトランスポートストリーム

# [図3]



[図4]

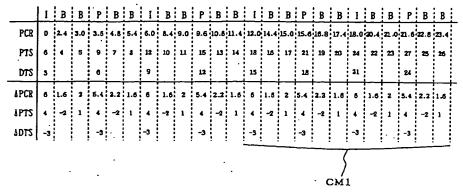


図4 編集部分CM1のトランスポートストリーム

'【図5】

	1	В	В	P	В	В	1	В	В	Р	В	В	1	В	В	P	В	В	1	В	В	P	В	В
PCR	10.0	12.5	13.0	13.7	14.8	15.4	15.0	18.5	19.0	19.7	20.8	21.4	22.0	21.5	25.0	25.7	26.8	27.4	28.0	30.5	31.0	31.7	\$2.8	33.4
PTS	16	14	15	19	דו	18	22	20	21	25	23	ય	28	25	27	31	29	30	34	32	33	37	35	36
DTS	13			16	_		19			22			25			28			31			34		
4 PCR	δ	1.5	2	5.3	2.2	1.6	6	1.5	2	5.3	2.2	1.6	6	1.5	2	5.3	2.2	1.6	6	1.5	2	5.3	2.2	1.6
APTS	4	-2	1	4	-2	1	4	-2	1	4	-2	1	4	2	1	4	-2	1	4	-2	1	4	-2	1
<b>STG £</b>	-3			-3			-3			-3			-3			-3			-3			-3		
	_	_				~	-										•					•		
/ См2																								

図 5 編集部分CM2のトランスポートストリーム

【図6】

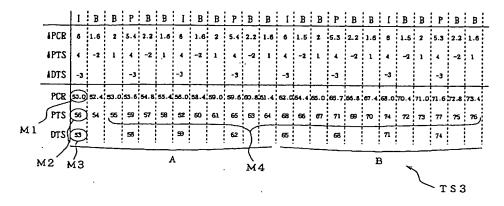


図6 編集部分を再生したトランスポートストリーム

# [図7]

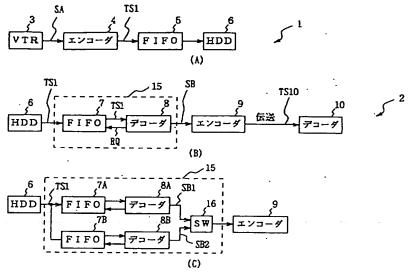


図7 従来の記録装置及び再生装置

# フロントページの続き